
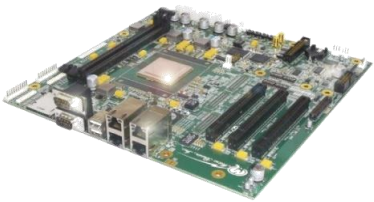




サポインネットワーク倶楽部 正会員 企業概要

企業名	株式会社マイクロブレイン [まいくろぶれいん]				会員ID	M-163														
住所	〒480-1117	愛知県長久手市喜婦嶽205番地 ユーザンビル4F																		
代表者	代表取締役 神谷 秀人																			
URL	<a href="http://www.microbrain.ne.jp/">http://www.microbrain.ne.jp/</a>																			
設立	2003年10月10日	資本金	10百万円	従業員数	9人															
業種	2969 その他の電子応用装置製造業																			
事業内容	マイクロコンピュータシステム開発・ネットワークシステム開発・ソフトウェア開発・ハードウェア開発・画像処理システム開発																			
主な製品	組み込み制御ボードシステム 画像処理システム																			
主要取引先																				
連絡先	担当者	システム開発室		室長 加藤 和夫																
	電話	0561-62-1264		FAX	0561-62-1544															
	E-mail	<a href="mailto:sales@microbrain.ne.jp">sales@microbrain.ne.jp</a>																		
認定番号	中部1106002			認定分野	組み込みソフトウェア															
認定計画名	透過型格子フィルタ法を用いた次世代型フィルム検査装置の開発																			
自社PR	<p>当社は、システムハウスとして設立し、コンピュータを応用したあらゆる分野に高度な技術力で、お客様の多様なニーズにお応えする技術および製品を提供しています。</p>																			
	<div style="border: 1px solid black; padding: 10px;"> <p style="text-align: center;">システム開発</p> <table style="width: 100%; border-collapse: collapse;"> <tr> <th style="width: 33%; text-align: center; background-color: #e0f0ff;">ハードウェア開発</th> <th style="width: 33%; text-align: center; background-color: #e0f0ff;">ソフトウェア開発</th> <th style="width: 33%;"></th> </tr> <tr> <td style="text-align: center;">電気・電子回路</td> <td style="text-align: center;">画像処理システム</td> <td style="text-align: center;">アプリケーションソフト</td> </tr> <tr> <td style="text-align: center;">FPGA設計</td> <td style="text-align: center;">組み込みシステム</td> <td style="text-align: center;">ミドルウェア</td> </tr> <tr> <td style="text-align: center;">電子回路基板設計</td> <td style="text-align: center;">ファームウェア</td> <td style="text-align: center;">OS移植</td> </tr> <tr> <td style="text-align: center;">各種検査装置</td> <td style="text-align: center;">Linuxプラットフォーム</td> <td style="text-align: center;">専用ドライバー</td> </tr> </table>   <div style="display: flex; justify-content: space-around; align-items: flex-end;"> <div style="text-align: center;">  <p>画像処理フィルム検査装置 ZEROS GRID(試作機)</p> </div> <div style="text-align: center;">  <p>組み込み用Linuxマザーボード ZEROS CORE</p> </div> <div style="text-align: center;">  <p>画像入力ボード</p>    <p>画像演算ボード</p> </div> </div> </div>						ハードウェア開発	ソフトウェア開発		電気・電子回路	画像処理システム	アプリケーションソフト	FPGA設計	組み込みシステム	ミドルウェア	電子回路基板設計	ファームウェア	OS移植	各種検査装置	Linuxプラットフォーム
ハードウェア開発	ソフトウェア開発																			
電気・電子回路	画像処理システム	アプリケーションソフト																		
FPGA設計	組み込みシステム	ミドルウェア																		
電子回路基板設計	ファームウェア	OS移植																		
各種検査装置	Linuxプラットフォーム	専用ドライバー																		
主要設備	設備名	型式・能力	メーカー	台数	生産能力	万個/月														
生産拠点	県 工場				海外拠点															